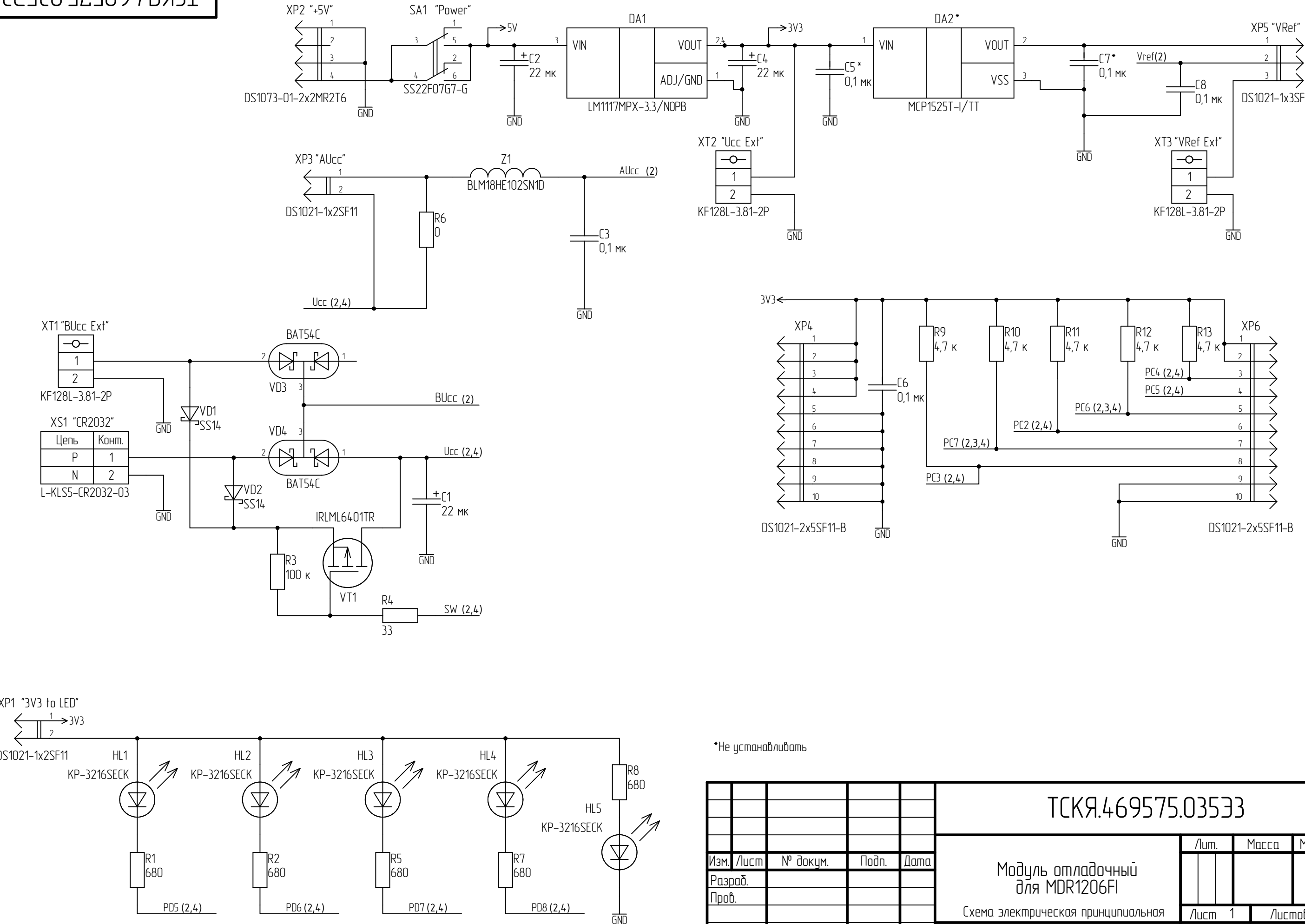


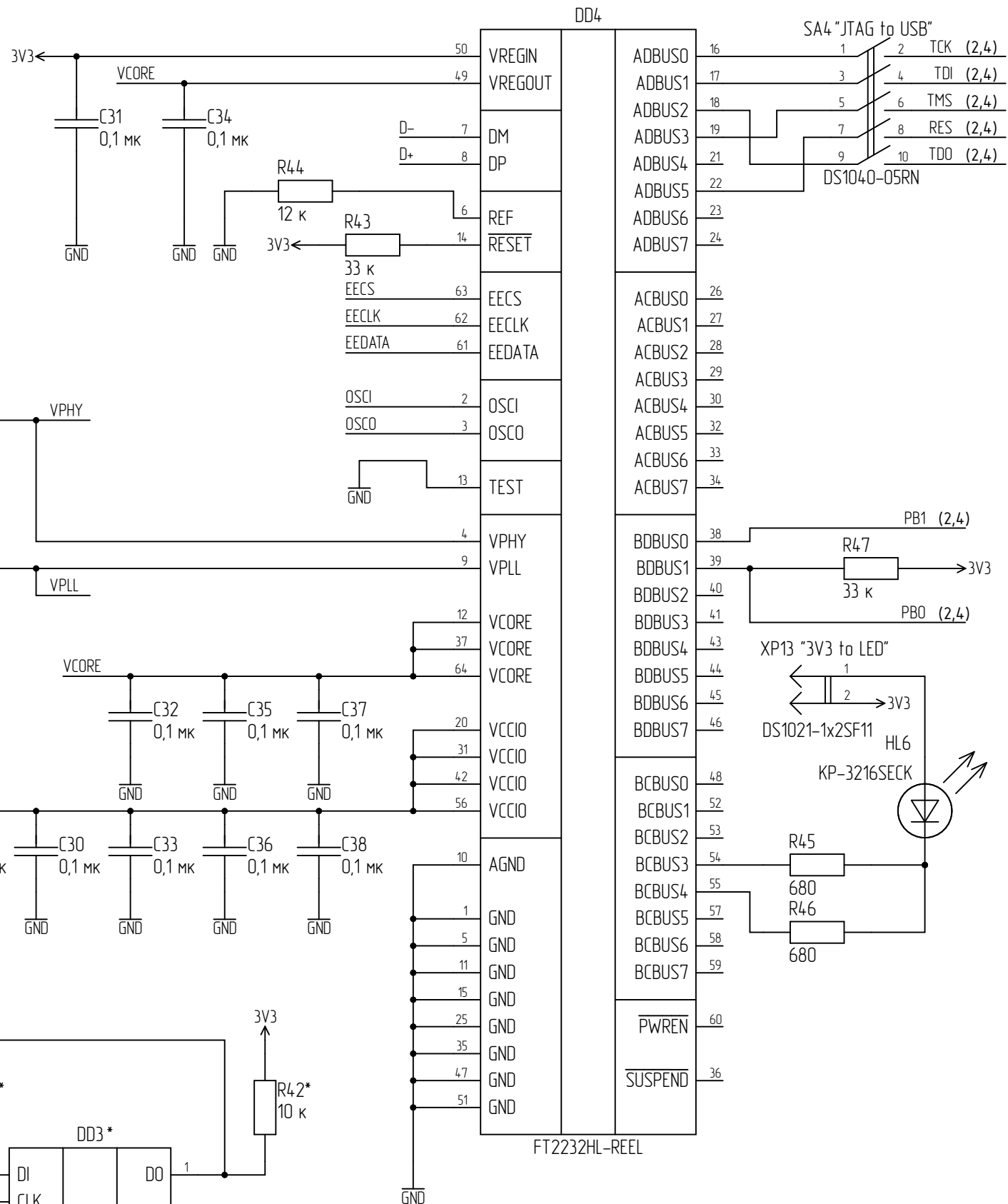
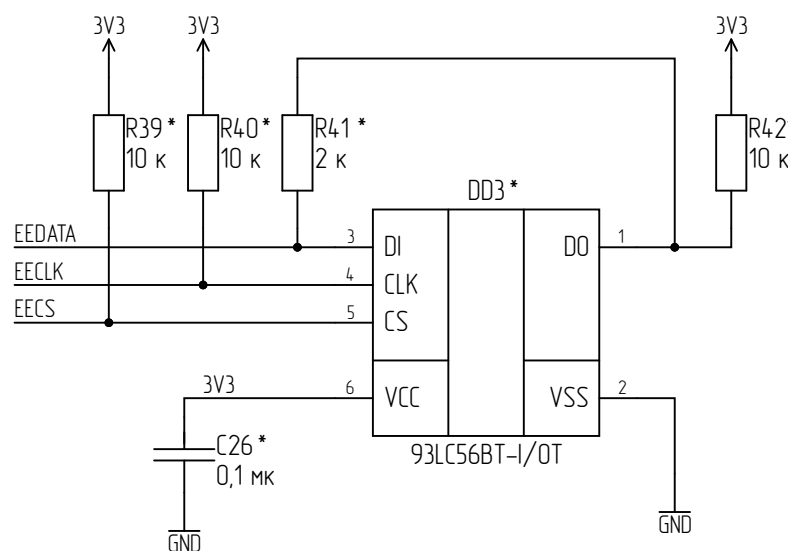
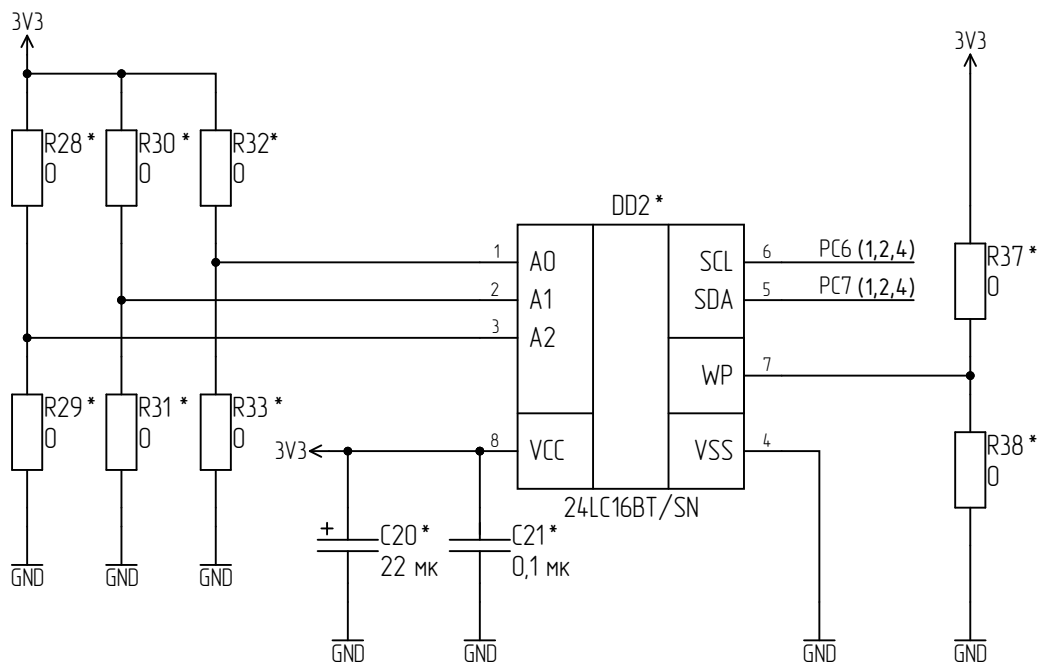
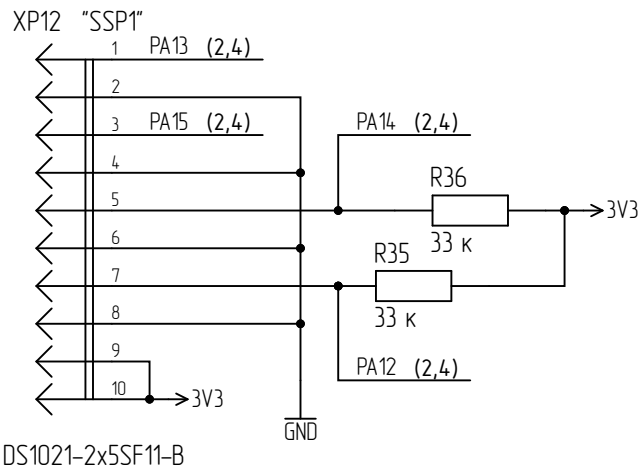
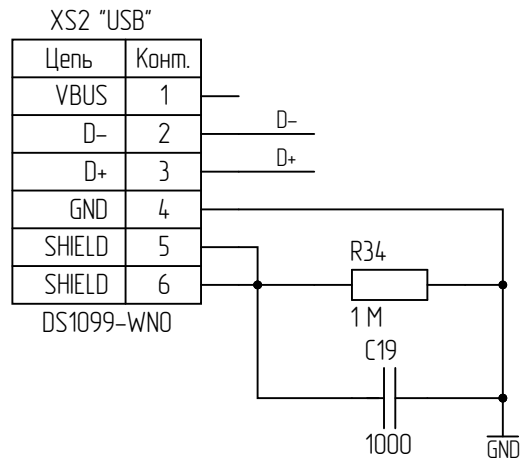
ТСКЯ.469575.0353



* Не устанавливать

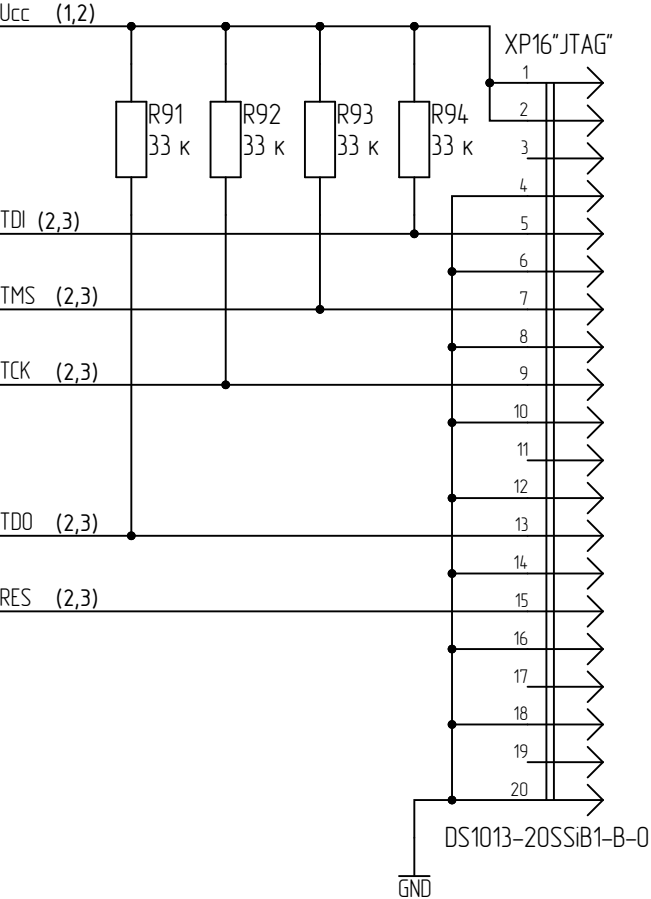
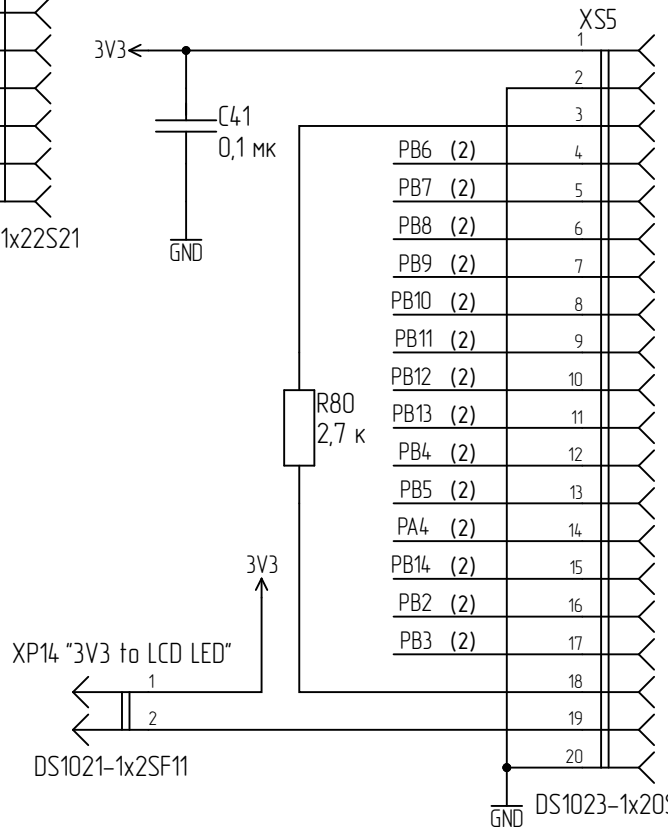
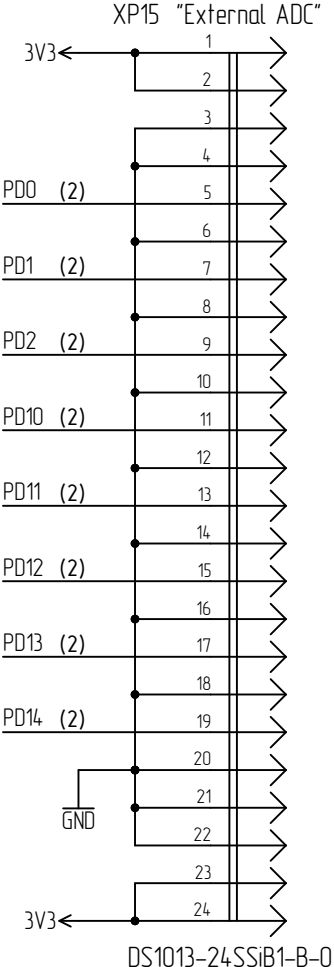
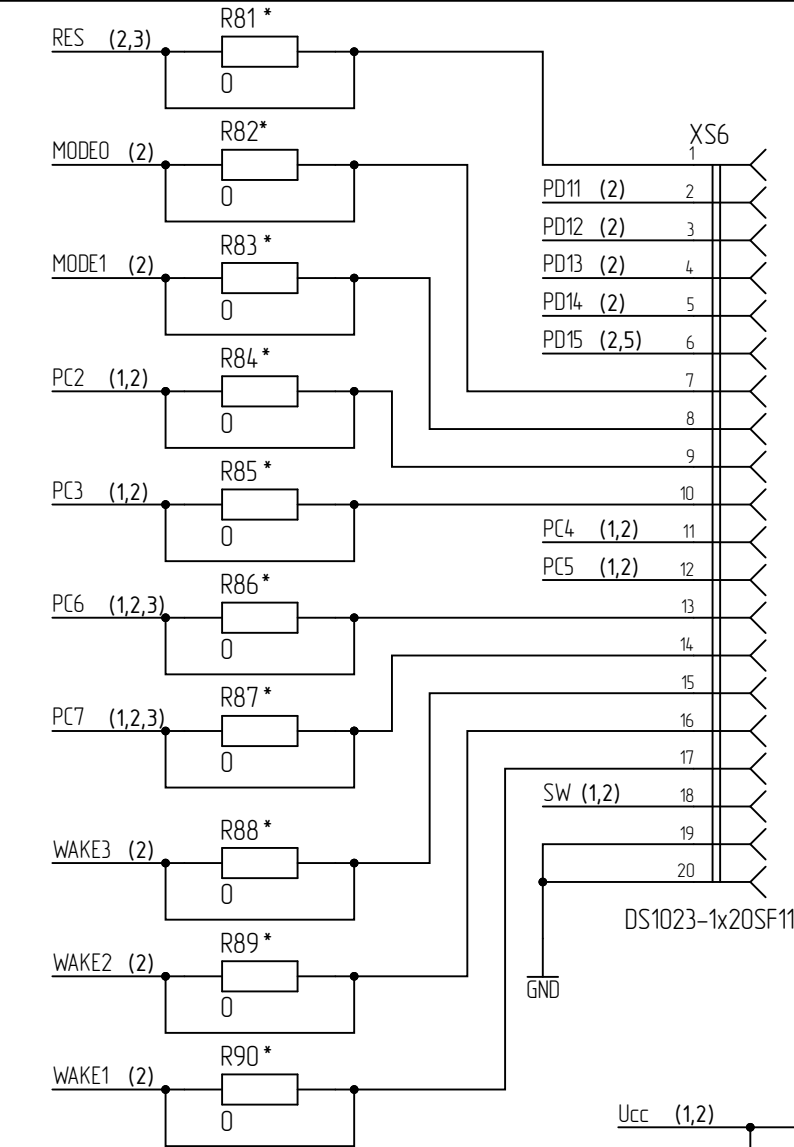
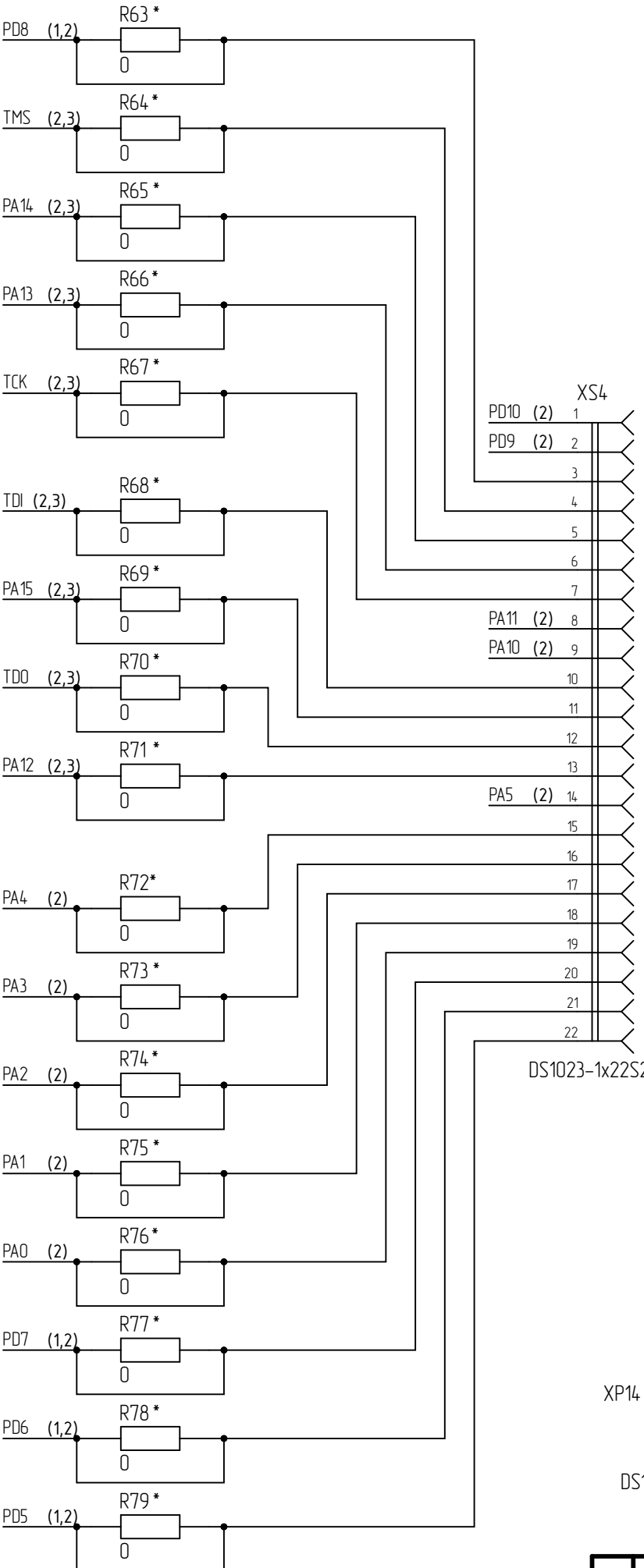
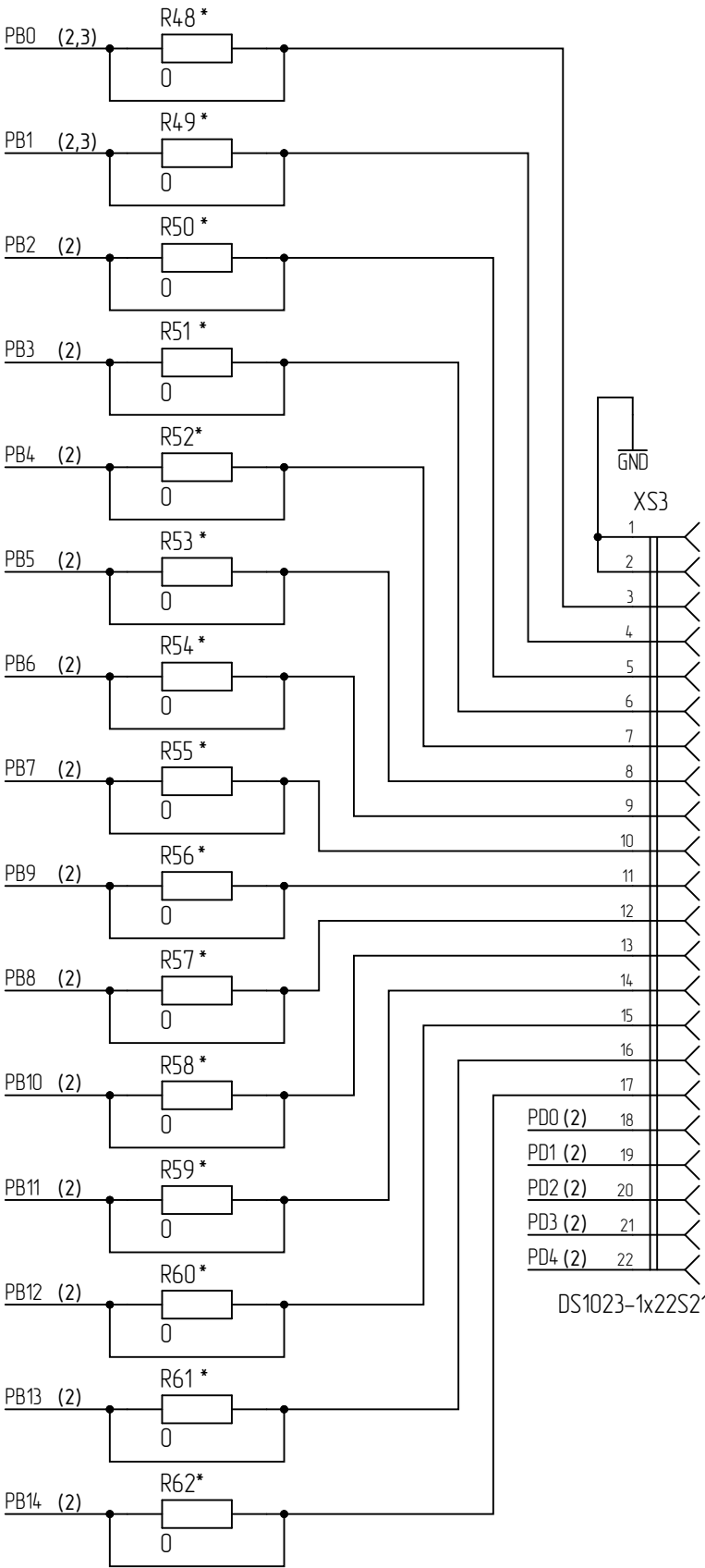
					ТСКЯ.469575.03533			
					Модуль отладочный для MDR1206FI Схема электрическая принципиальная	Лист	Масса	Масштаб
Изм.	Лист	№ докум.	Подп.	Дата				
Разраб.								
Пров.								
Нач. отд.					АО "ПКК Миландр"	Лист	1	Листов
Н. контр.								5
Умб.								

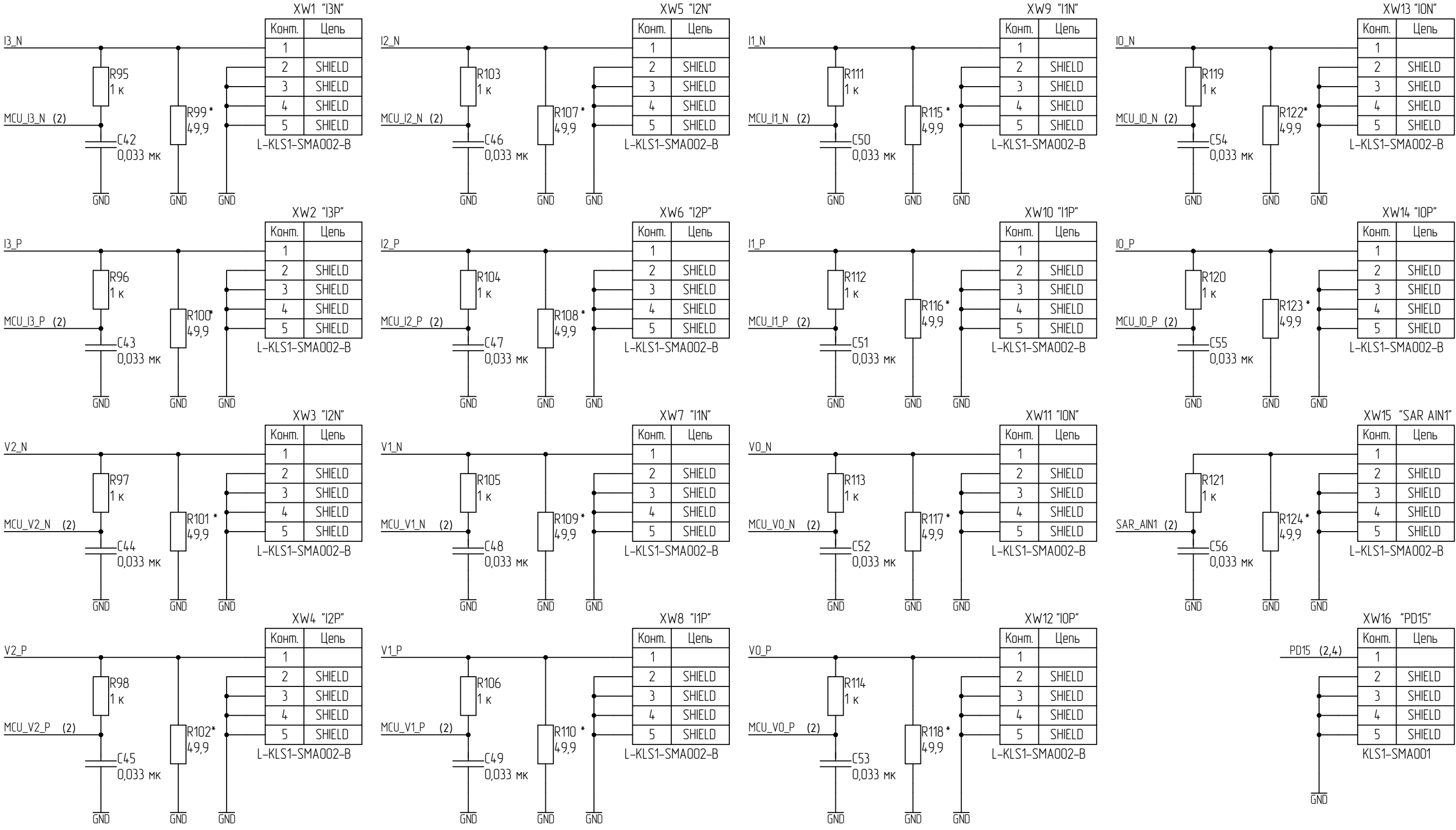




Изм. №	Изм. №	Изм. №	Изм. №	Изм. №
подл.	подл.	подл.	подл.	подл.
Изм. №	Изм. №	Изм. №	Изм. №	Изм. №
подл.	подл.	подл.	подл.	подл.

Инд. № подл.	Подп. и дата
Взам. инд. №	Инд. № дубл.
Подп. и дата	
Инд. № подл.	





MCU_I3_P (2)	Конм.	Цепь
MCU_I3_N (2)	1	P
	2	N
N1		

MCU_I2_P (2)	Конм.	Цепь
MCU_I2_N (2)	1	P
	2	N
N3		

MCU_I1_P (2)	Конм.	Цепь
MCU_I1_N (2)	1	P
	2	N
N5		

MCU_I0_P (2)	Конм.	Цепь
MCU_I0_N (2)	1	P
	2	N
N7		

MCU_V2_P (2)	Конм.	Цепь
MCU_V2_N (2)	1	P
	2	N
N2		

MCU_V1_P (2)	Конм.	Цепь
MCU_V1_N (2)	1	P
	2	N
N4		

MCU_VO_P (2)	Конм.	Цепь
MCU_VO_N (2)	1	P
	2	N
N6		